

Milestone '09 Oct 30th

Takatoshi Higashi

年度末までの目標

- ・ テクニカルノートの作成
- ・ 0.5μ プロセスの修正
- ・ 0.25μ の回路設計

作業内容

テクニカルノート

デザインキット
の具体的な使
い方／注意点
ASICグループ向け

液体キセノン
用ASICに関する
説明及びテ
スト方法
LXeグループ向け

0.5プロセ ス

回路設計
レイアウト設計

動作試験
冷却試験

0.25プロ セス

環境／
デザインキット
に慣れる

回路設計

Milestone

10月

11月

12月

1月

2月

3月

テクニカルノート

+比較用: カレントミラー有・無のレポート
/ シミュレーション結果等

回路設計／レイアウト設計／
LXe用回路説明(12月上旬〆切)

テスト方法(3月上旬〆切)

0.5プロセス

・回路／レイアウト設計
(10月以内(今日中))

・テスト用PCボード設計
(12月末まで)

・動作試験(2月末～3月上旬)

0.25プロセス

・デザイン環境を整える
(佐賀に帰ってからすぐに
とりかかる。(1日))

・デザインキットに慣れる
/ パラメータ抽出の操作
に慣れる。(11月第一週)

・回路に関する打ち合わせ
(11月上旬、電話等で)

JFET + CMOS (議論)
→LTCC (時間があれば)

・12月以降の予定は、11月中
旬までの進行状況で