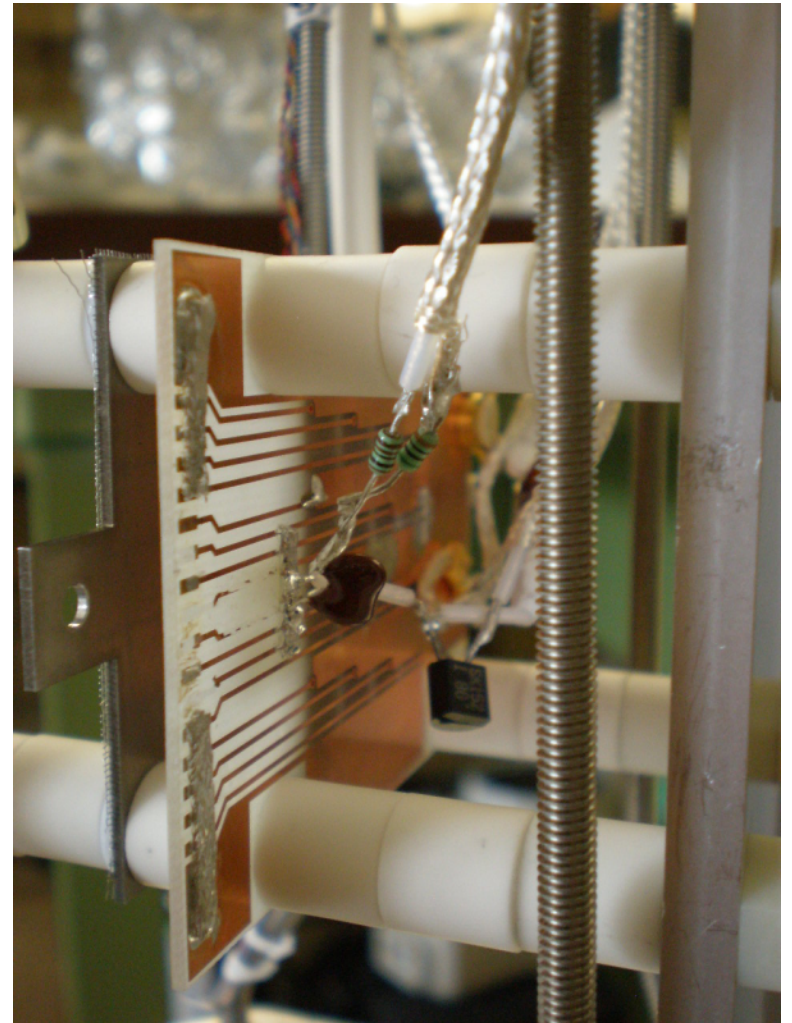
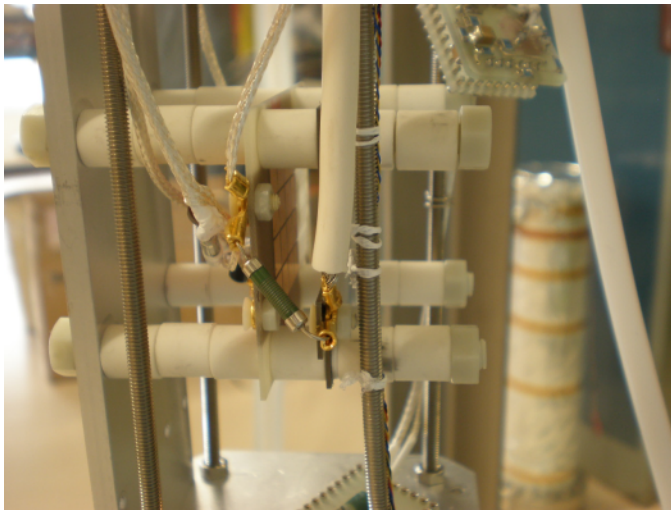


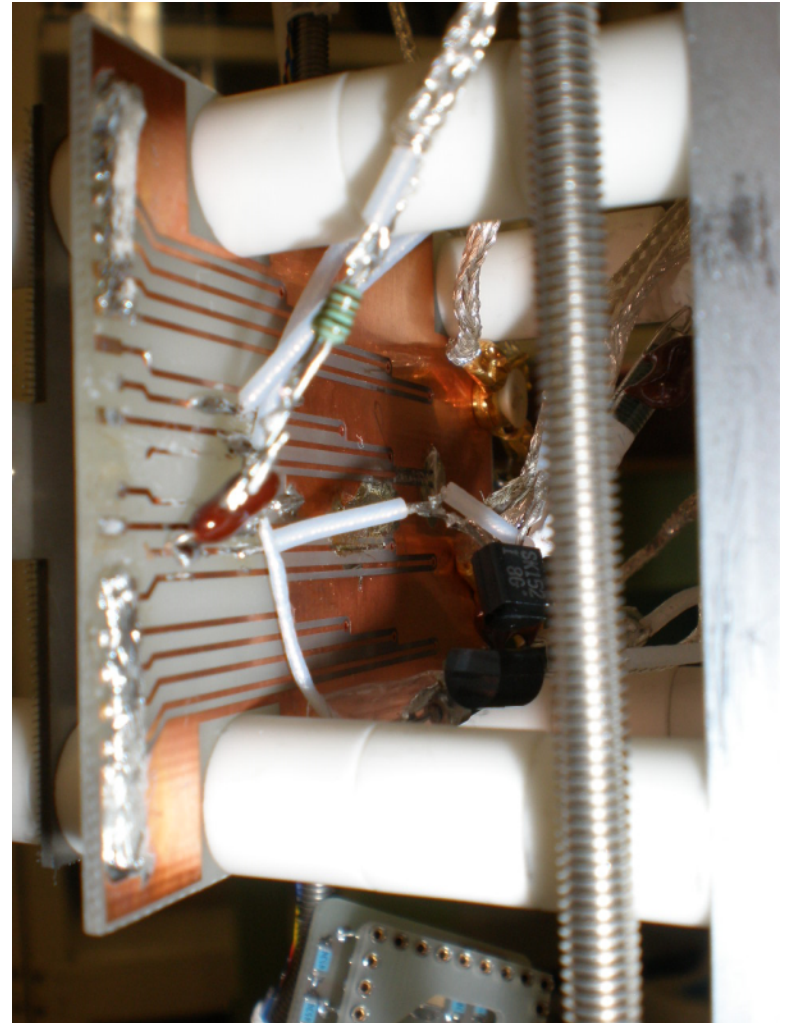
電荷信号読出し 4ch化

- 変更前
 - 中心のパッド4つを讀出し部分で接続
 - FET、R、Cは直付け



変更後

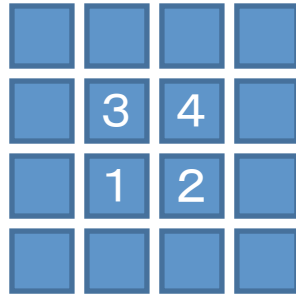
- 下側の2つのパッドをFET読み出し
- 上側の2つのパッドはケーブルでFeedthroughへ直結
- テストパルスは1chのみ (FTの制限)
 - グランドの取り方でピンを開けることはできる



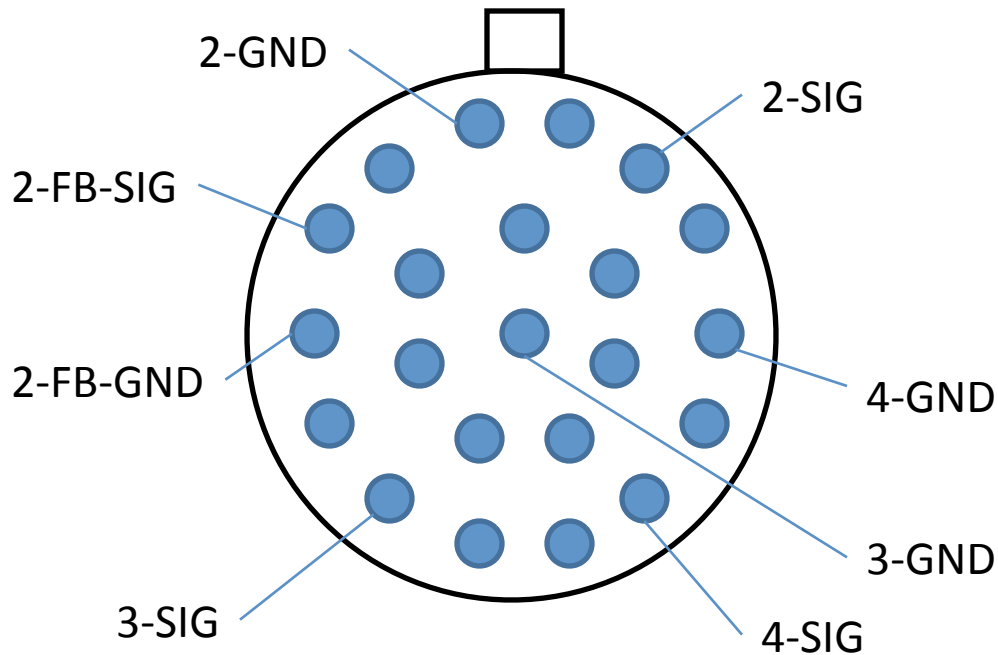
チャンネルアサインメント

- 1 旧FETを使用
- 2 新規製作
- 3、4ケーブル

上



α ソース側から見る



大気側から見る

